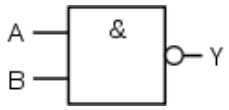
2.1.4. Das NAND (Not And)-Gatter

- **Der Ausgangszustand eines NAND-Glieds ergibt 1, wenn nicht alle Eingangszustände 1 sind.**

Schaltzeichen	Funktionsgleichung	Wahrheitswertetabelle
	$Y = \overline{A \wedge B}$ $Y = \overline{A \cdot B}$	

A	B	Y
1	1	0
1	0	1
0	1	1
0	0	1